Test Date : 02 Sep 2022	**Test Slot :** Slot 2
Subject : PGQP53-Embedded and Real Time Systems Engg.	

Sl. No.1
QBID:1554921

Choose the correct form of verb to fill in the blank.

Knowledge is ________ that we can not know.

(1) known
(2) without know
(3) knowing
(4) know

निम्नलिखित में से कौन-सा व्यंजन 'महाप्राण' नहीं है ?

(1) क
(2) ख
(3) छ
(4) ढ

1[Option ID=6601]
2[Option ID=6602]
3[Option ID=6603]
4[Option ID=6604]

Sl. No.2
QBID:1554922

Choose the correct pair of prepositions, in the correct sequence, from among the four options given, to fill in the blanks in the following sentence :

The book was lying _______ the table and the papers were _______ that.

(1) in; under
(2) besides; underneath
(3) above; over
(4) under; underneath

हिन्दी में कुल कितने सर्वनाम हैं ?

(1) 9
(2) 11
(3) 12
(4) 13

1[Option ID=6645]
2[Option ID=6646]

Prepp
Your Personal Exam Guide

3[Option ID=6647]
4[Option ID=6648]

Sl. No.3
QBID:1554923

Pick out the correctly spelt word,

(1) assiduous
(2) asiduous
(3) assidous
(4) assedious

'अनुस्वार' (अं) के संदर्भ में कौन-सा तथ्य अशुद्ध है ?

(1) इनके उच्चारण में स्वर की आवश्यकता होती है ।
(2) अनुस्वार में स्वर पहले आता है ।
(3) अनुस्वार की गणना स्वर में की जाती है ।
(4) अनुस्वार ऊपर एक बिन्दी के रुप में लिखा जाता है ।

1[Option ID=6673]
2[Option ID=6674]
3[Option ID=6675]
4[Option ID=6676]

Sl. No.4
QBID:1554924

Identify the correct form of indirect speech of the following sentence.

The teacher said to Arjun, "Go away."

(1) The teacher requested Arjun to go away.
(2) Arjun asked the teacher if he could go away.
(3) The teacher ordered Arjun to go away.
(4) The teacher told Arjun that he can go away.

नीचे दो कथन दिए गए हैंः एक अभिकथन (Assertion A) के रूप में लिखित है तो दूसरा उसके कारण (Reason R) के रुप मेंः

अभिकथन A : 'तेंदुआ' देशज शब्द है ।

कारण R : देशज शब्द संस्कृत मूल से निकले हुए नहीं जान पड़ते और उनकी उत्पत्ति का पता नहीं लगता ।

उपरोक्त कथन के आलोक में, नीचे दिए गए विकल्पों में से सबसे उपयुक्त उत्तर का चयन कीजिए ।

(1) A और R दोनों सही हैं और R, A की सही व्याख्या है
(2) A और R दोनों सही हैं, लेकिन R, A की सही व्याख्या नहीं है
(3) A सही है लेकिन R सही नहीं है
(4) A सही नहीं है लेकिन R सही है

1[Option ID=6677]

2[Option ID=6678]
3[Option ID=6679]
4[Option ID=6680]

Sl. No.5
QBID:1554925

Rearrange the following parts of a sentence labeled as PQRS to make a meaningful sentence

P it clearly is no better than

Q having knowledge but

R never having any ideas at all

S lacking the power to express

(1) RPQS

(2) QPRS

(3) QSPR

(4) SPRQ

नीचे दो कथन दिए गए हैं: एक अभिकथन (Assertion A) के रूप में लिखित है तो दूसरा उसके कारण (Reason R) के रुप में:

अभिकथन A : 'संज्ञा' शब्द का उपयोग वस्तु के लिए नहीं होता, किन्तु वस्तु के नाम के लिए होता है ।

कारण R : जिस कागज पर पुस्तक छपती है वह कागज संज्ञा नहीं, पदार्थ है ।

उपरोक्त कथन के आलोक में, नीचे दिए गए विकल्पों में से सही उत्तर का चयन कीजिए ।

(1) A और R दोनों सत्य हैं और R, A की सही व्याख्या है

(2) A और R दोनों सत्य हैं, लेकिन R, A की सही व्याख्या नहीं है

(3) A सत्य है लेकिन R असत्य है

(4) A असत्य है लेकिन R सत्य है

1[Option ID=6681]
2[Option ID=6682]
3[Option ID=6683]
4[Option ID=6684]

Sl. No.6
QBID:1554926

Pick out the antonym of 'vulnerable'

(1) Stoicism

(2) Immune

(3) Incompetent

(4) Capable

निम्नलिखित में से कौन जातिवाचक संज्ञा नहीं हैं -

A. मनुष्य

B. राम

C. गंगा

D. नदी

E. मिठास

नीचे दिए गए विकल्पों में से सही उत्तर का चयन कीजिए:

(1) A, B और C

(2) B, C और D

(3) C, D और E

(4) B, C और E

1[Option ID=6685]
2[Option ID=6686]
3[Option ID=6687]
4[Option ID=6688]

Sl. No.7
QBID:1554927

Pick out the meaning of the underlined idiom in the following sentence.

Rina broke off in the middle of her story.

(1) left

(2) began anew

(3) stopped suddenly

(4) clarified

सूची I के साथ सूची II का मिलान कीजिए

सूची I		सूची II	
A.	जिस जमीन में कुछ भी न उगता हो	I.	प्रतिभू
B.	कम खर्च करने वाला	II.	मिताहारी
C.	जमानत करने वाला	III.	बंजर
D.	थोड़ा और नपा-तुला भोजन करने वाला	IV.	मितव्ययी

नीचे दिए गए विकल्पों में से सही उत्तर का चयन कीजिए:

(1) A-III, B-IV, C-I, D-II

(2) A-I, B-II, C-III, D-IV

(3) A-II, B-III, C-IV, D-I

Prepp Your Personal Exam Guide

(4) A-IV, B-I, C-II, D-III

1[Option ID=6689]
2[Option ID=6690]
3[Option ID=6691]
4[Option ID=6692]

Sl. No.8
QBID:1554928

Choose the correct passive voice form of the following sentence.

We ought to respect our teachers.

(1) Our teachers must be respected.

(2) Our teachers should be respected

(3) Our teachers ought to be respected.

(4) We need to respect our teachers

नीचे दो कथन दिए गए हैः

कथन I : 'आँख खुलना' मुहावरे का एक अर्थ 'नींद टूटना' भी होता है ।

कथन I I : लेकिन व्यंजना से इसका उपयुक्त अर्थ है 'भ्रम का दूर होना' ।

उपरोक्त कथन के आलोक में, नीचे दिए गए विकल्पों में से सही उत्तर का चयन कीजिएः

(1) कथन I और II दोनों सत्य है

(2) कथन I और II दोनों असत्य है

(3) कथन I सत्य है, लेकिन कथन II असत्य है

(4) कथन I असत्य है, लेकिन कथन II सत्य है

1[Option ID=6693]
2[Option ID=6694]
3[Option ID=6695]
4[Option ID=6696]

Sl. No.9
QBID:1554929

Pick out the synonym of the following word.

envisage

(1) command

(2) condemn

(3) contemplate

(4) curious

Prep Your Personal Exam Guide

निम्नलिखित में से कौन लहर के समानार्थी हैं ?

A. ऊर्मि

B. वीचि

C. तरल

D. तरंग

E. सुनामी

नीचे दिए गए विकल्पों में से सही उत्तर का चयन कीजिए:

(1) केवल A, C और E

(2) केवल B, D और E

(3) केवल C, D और E

(4) केवल A, B और D

1[Option ID=6697]
2[Option ID=6698]
3[Option ID=6699]
4[Option ID=6700]

Sl. No.10
QBID:15549210

Choose the correct sentence.

(1) I found the food unedible.

(2) I found the food inedible.

(3) I found the food inaudible

(4) I found the food unedible

निम्नलिखित में से अशुद्ध वाक्यों का चयन कीजिए।

A. साहित्य और जीवन का घोर सम्बन्ध है।

B. चोर पुलिस को डरता है।

C. जाऊँ कहाँ ! मैं तो आप पर ही निर्भर हूँ।

D. मैं ऐसा करना पहले से निश्चय कर रखा था।

E. चक्की के दो पाटों के बीच में कोई साबुत नहीं बचता।

नीचे दिए गए विकल्पों में से सबसे उपयुक्त उत्तर का चयन कीजिए:

(1) केवल C, D, E

(2) केवल A, B, D

prepp Your Personal Exam Guide

(3) केवल A, B, E

(4) केवल B, C, D

1[Option ID=6605]
2[Option ID=6606]
3[Option ID=6607]
4[Option ID=6608]

Sl. No.11
QBID:15549211

'Commemorative Stamp' is printed in honour of specific person, while the postage stamps for regular use are called :

(1) Post - Stamps

(2) Regular Stamps

(3) Definitive Stamps

(4) Postal Stamps

'स्मारक डाक टिकट' किसी विशेष व्यक्ति के सम्मान में छापे जाते हैं, जबकि नियमित उपयोग में आने वाले डाक के टिकटों को निम्न कहा जाता है -

(1) डाक-टिकट (पोस्ट-स्टैम्प)

(2) नियमित डाक टिकट (रेगुलर-स्टैम्प्स)

(3) स्थायी डाक टिकट (डीफिनिटिव स्टैम्प्स)

(4) डाक/डाकीय टिकट (पोस्टल स्टैम्प्स)

1[Option ID=6609]
2[Option ID=6610]
3[Option ID=6611]
4[Option ID=6612]

Sl. No.12
QBID:15549212

Identify the location of India's Astronomical Observatory.

(1) Itanagar

(2) Bangalore

(3) Sriharikota

(4) Ladakh

भारतीय खगोल-विज्ञानी वेधशाला कहाँ स्थित हैं ?

(1) ईटानगर

(2) बैंगलोर

(3) श्रीहरिकोटा

(4) लद्दाख

1[Option ID=6613]
2[Option ID=6614]
3[Option ID=6615]
4[Option ID=6616]

Sl. No.13

Prepp Your Personal Exam Guide

QBID:15549213

Given below are two statements: one is labeled as Assertion-A and the other is labeled as Reason-R

Assertion A : It is reported in The Hindu recently that custodial death (both police and judicial) amounted to more than 11 thousand in the last few years.

Reason R : Police brutality in Indian jails has increased many times.

In light of the above statements, choose the correct answer from the options given below :

(1) Both A and R are true and R is the correct explanation of A

(2) Both A and R are but R is NOT the correct explanation of A

(3) A is true but R is false

(4) A is false but R is true

नीचे दो कथन दिए गए हैं: एक अभिकथन (Assertion A) के रूप में लिखित है तो दूसरा उसके कारण (Reason R) के रुप में:

अभिकथन A : हाल ही में 'द हिन्दू' अखबार में बताया गया कि पिछले कुछ वर्षों में (पुलिस और न्यायिक) हिरासत में 11 हजार से अधिक मौतें हुई हैं ।

कारण R : भारतीय जेलों में पुलिस की क्रूरता कई गुना बढ़ गई है ।

उपरोक्त कथन के आलोक में, नीचे दिए गए विकल्पों में से सबसे उपयुक्त उत्तर का चयन कीजिए ।

(1) A और R दोनों सही हैं और R, A की सही व्याख्या है

(2) A और R दोनों सही हैं, लेकिन R, A की सही व्याख्या नहीं है

(3) A सही है लेकिन R सही नहीं है

(4) A सही नहीं है लेकिन R सही है

1[Option ID=6617]
2[Option ID=6618]
3[Option ID=6619]
4[Option ID=6620]

Sl. No.14
QBID:15549214

What is the largest organ of human body ?

(1) Brain

(2) Lung

(3) Skin

(4) Stomach

मानव-शरीर का सबसे बड़ा अंग क्या है ?

(1) मस्तिष्क

(2) फेफड़ा

त्वचा

(3)

(4) पेट/आमाशय

1[Option ID=6621]
2[Option ID=6622]
3[Option ID=6623]
4[Option ID=6624]

Sl. No.15
QBID:15549215

Identify the correct combination of elements in Permafrost.

A. Soil

B. Oil

C. Gravel

D. Sand

E. Ice

F. Snow

Choose the correct answer from the options given below :

(1) C, D, B, F

(2) A, B, D, E

(3) A, C, D, E

(4) A, B, E, F

स्थायीतुबार-भूमि में तत्वों के सही समूह की पहचान कीजिए ।

A. मृदा

B. तेल

C. बजरी

D. बालू

E. बर्फ

F. हिम

नीचे दिए गए विकल्पों में से सही उत्तर का चयन कीजिए:

(1) C, D, B, F

(2) A, B, D, E

(3) A, C, D, E

(4) A, B, E, F

1[Option ID=6625]
2[Option ID=6626]
3[Option ID=6627]
4[Option ID=6628]

Sl. No.16
QBID:15549216

A crossing had four paths leading to College, Hospital, School and Market. If Ram has to reach Market from Hospital, he has to travel towards East and cross the crossing. If College is in the North of the crossing, in which direction is School from the crossing?

(1) North

(2) South

(3) East

(4) West

एक चौराहे से चार रास्ते कॉलेज, अस्पताल, स्कूल और बाजार को जाते हैं। यदि राम को अस्पताल से बाजार पहुँचना हो तो उसे पूरब की ओर चलना पड़ेगा और चौराहा पार करना पड़ेगा। यदि कॉलेज चौराहे से उत्तर दिशा में है तो स्कूल चौराहे से किस दिशा में है ?

(1) उत्तर

(2) दक्षिण

(3) पूर्व

(4) पश्चिम

1[Option ID=6629]
2[Option ID=6630]
3[Option ID=6631]
4[Option ID=6632]

Sl. No.17
QBID:15549217

A statement is followed by two courses of action. Assume everything in the statement is true and on the basis of the information given in the statement decide which of the course of action logically follows for pursuing

Statements :

The Helicopter service in U. S. is running into losses since its launch 20 years back.

Course of Action

Statements : (I) The helicopter service should be given financial assistance of $ 300 million dollars to sustain itself.

Statements : (II) The helicopter services should hire a consultant who can advise them measures which can be taken to reduce expenditure.

(1) Only (I) follows

(2)

Only (II) follows

(3) Both (I) and (II) follow

(4) Neither (I) nor (II) follows

एक वक्तव्य के बाद दो क्रिया-पथ दिए गए हैं। मानिए कि वक्तव्य में सब कुछ सत्य है। वक्तव्य में दी गई सूचना के आधार पर यह निर्णय कीजिए कि तार्किक रुप से कौन सा क्रिया-पथ अपनाया जाना चाहिए ?

वक्तव्य :

अमेरिका में हेलीकाप्टर-सेवा 20 साल पहले प्रारम्भ परिचालन के समय से ही घाटे में रही है।

क्रिया-पथ : (I) हेलीकाप्टर-सेवा को $ 300 मिलियन डालर की वित्तीय सहायता दी जानी चाहिए ताकि वह स्वयं को संभाल सके।

(II) हेलीकाप्टर-सेवाओं को एक परामर्शदाता की सेवाएँ भाड़े पर लेनी चाहिए जो उन्हें खर्च घटाने वाले कदमों के बारे में सलाह दे सके।

(1) केवल (I) सही है।

(2) केवल (II) सही है।

(3) दोनों (I) और (II) सही है।

(4) न तो (I) और न ही (II) सही है।

1[Option ID=6633]
2[Option ID=6634]
3[Option ID=6635]
4[Option ID=6636]

Sl. No.18
QBID:15549218

The following question has a statement & three conclusions. Check the conclusion on the basis of the statement and choose the correct option :

Statement : A manager advised seven workers to resign due to low productivity or they will be terminated tomorrow. Six workers resigned immediately.

Conclusion : (i) One worker will resign tomorrow.

(ii) The manager will terminate him tomorrow.

(iii) The workers may not resign and shall also not be terminated.

(1) Only (i) follows

(2) Only (ii) follows

(3) Only (iii) follows

(4) Either (i) or (ii) follows

निम्नलिखित प्रश्न में एक कथन और तीन निष्कर्ष दिये गये हैं । कथन के आधार पर निष्कर्षों का परीक्षण कीजिए और सही विकल्प चुनिये :

कथन : एक प्रबंधक ने कम उत्पादकता के कारण सात कामगारो को इस्तीफा देने की सलाह दी अन्यथा उन्हें कल सेवामुक्त कर दिया जायेगा । छह कामगारों ने तत्काल इस्तीफा दे दिया ।

निष्कर्ष : (i) एक कामगार कल इस्तीफा देगा ।

(ii) प्रबंधक उसे कल सेवामुक्त कर देगा ।

(iii) कामगार इस्तीफा नहीं दे सकता और न ही सेवामुक्त किया जायेगा ।

(1) केवल (i) लागू होता है

(2) केवल (ii) लागू होता है

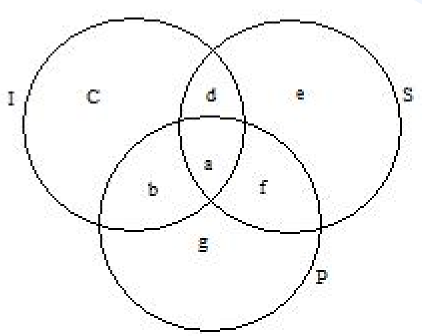
(3) केवल (iii) लागू होता है

(4) या तो (i) या (ii) लागू होता है

1[Option ID=6637]
2[Option ID=6638]
3[Option ID=6639]
4[Option ID=6640]

Sl. No.19
QBID:15549219

There are three intersecting circles I, S, P. Circle I stands for Class XII , S stands for Students and P stands for Poor. Different regions are represented by letters from a to g.



Which region is represented by Class XII students who are not poor ?

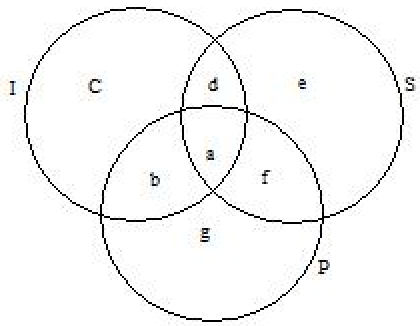
(1) Only a

(2) Ond d

(3) Both a and d

(4) Only b

I. S. और P. तीन प्रतिच्छेदी वृत्त है । I कक्षा 12वीं के लिए है, S छात्रों के लिए और P निर्धनों के लिए । अलग-अलग क्षेत्रों को a से g तक के अक्षरों से दर्शाया गया है ।



कौन सा क्षेत्र ऐसे 12वीं कक्षा के छात्रों को दर्शाता है जो निर्धन नहीं है ?

(1) केवल a

(2) केवल d

(3) a और b दोनों

(4) केवल b

1[Option ID=6641]
2[Option ID=6642]
3[Option ID=6643]
4[Option ID=6644]

Sl. No.20
QBID:15549220

A Statement is followed by two courses of action. Assume that the information given in the statement is true. On the basis of the statement decide which course action logically follows for perusing.

Statement :

The Chief Minister has received a complaint regarding demand of bribe by a senior officer for favoring an industry.

Course of action :

(i) The investigating agency should catch the officer red handed and take legal course of action.

(ii) The Chief Minister should wait for more complaints about the officer as this might be one odd case.

(1) Only (i) follows

(2) Only (ii) follows

(3) Neither (i) nor (ii) follows

(4) Both (i) and (ii) follow

एक कथन के पश्चात दो कार्यविधि दी गयी है । माना कि कथन में दी गयी सूचना सत्य है । कथन के आधार पर अनुशीलन हेतु तार्किक रुप से कौन सी कार्यविधि लागू होती है

कथन :

किसी उद्योग का पक्ष लेने के लिए वरिष्ठ अधिकारी द्वारा रिश्वत की मांग के संदर्भ में एक शिकायत मुख्यमंत्री को प्राप्त हुई ।

कार्यविधि :

(i) जांच एजेंसी को अधिकारी को रंगे-हाथ पकड़ना चाहिए और कानूनी कार्यवाई करनी चाहिए ।

(ii) मुख्यमंत्री को अधिकारी के बारे में और अधिक शिकायतों का इंतजार करना चाहिए क्योंकि यह अपवादजन्य प्रकरण हो सकता है ।

(1) केवल (i) लागू होता है

(2) केवल (ii) लागू होता है

(3) न तो (i) और न ही (ii) लागू होता है

(4) (i) और (ii) दोनो लागू होते है

1[Option ID=6649]
2[Option ID=6650]
3[Option ID=6651]
4[Option ID=6652]

Sl. No.21
QBID:15549221

One tap can fill an empty cistern in 2 hours and another tap can empty the same filled cistern in 3 hours. The time taken to fill the cistern if both the taps are opened, is :

(1) 6 hours

(2) 7 hours

(3) 6.30 hours

(4) 8 hours

एक नल किसी खाली कुन्ड को 2 घंटे में भर सकता है और एक नल उस भरे हुए कुन्ड को 3 घंटे में खाली कर सकता है । यदि दोनों नल खुले हुए हों तो कुन्ड को भरने में कितना समय लगेगा ?

(1) 6 घंटे

(2) 7 घंटे

(3) 6.30 घंटे

(4) 8 घंटे

1[Option ID=6653]
2[Option ID=6654]
3[Option ID=6655]
4[Option ID=6656]

Sl. No.22
QBID:15549222

In how many different ways can the letters of the word THERAPY be arranged so that the vowels never come together ?

(1) 1440

(2) 5040

(3) 3600

(4) 4800

शब्द THERAPY के अक्षरों को ऐसे कितने तरीकों से संयोजित किया जा सकता है, जिनमें स्वर अक्षर कभी भी साथ न आ पाएं ?

(1) 1440

(2) 5040

(3) 3600

(4) 4800

1[Option ID=6657]
2[Option ID=6658]
3[Option ID=6659]
4[Option ID=6660]

Sl. No.23
QBID:15549223

In the four consecutive prime numbers that are in ascending order, the product of first three is 385 and that of last three is 1001. The largest prime number is :

(1) 11

(2) 13

(3) 17

(4) 19

चार क्रमागत अभाज्य संख्याएँ आरोही क्रम में हैं । उनमें से पहले तीन का गुणनफल 385 है और बाद की तीन संख्याओं का गुणनफल 1001 है । इनमें सबसे बड़ी अभाज्य संख्या कौन सी है ?

(1) 11

(2) 13

(3) 17

(4) 19

1[Option ID=6661]
2[Option ID=6662]
3[Option ID=6663]
4[Option ID=6664]

Sl. No.24
QBID:15549224

If 1.5 = 0.04y, then the value of $\frac{y-x}{y+x}$ is :

(1) 730/77

(2) 73/77

(3) 7.3/77

(4) 0.73/77

यदि 1.5x = 0.04y है तो $\frac{y-x}{y+x}$ का मान क्या है ?

(1) 730/77

(2) 73/77

(3) 7.3/77

(4) 0.73/77

1[Option ID=6665]
2[Option ID=6666]
3[Option ID=6667]
4[Option ID=6668]

Sl. No.25
QBID:15549225

The sum of the present ages of father and son is 90 years. 10 years earlier, the ratio of their ages was 5:2. The present age of the father is :

(1) 65 years

(2) 68 years

(3) 60 years

(4) 70 years

पिता और पुत्र की वर्तमान आयुओं का योग 90 वर्ष है । 10 वर्ष पहले, उनकी आयु के बीच का अनुपात 5:2 था । पिता की वर्तमान आयु क्या है ?

(1) 65 वर्ष

(2) 68 वर्ष

(3) 60 वर्ष

(4) 70 वर्ष

1[Option ID=6669]
2[Option ID=6670]
3[Option ID=6671]
4[Option ID=6672]

Sl. No.26
QBID:1524851

8751 has _______ bytes of on-chip ROM ?

(1) 2K

(2) 4K

(3) 8K

(4) 16K

8751 में आन-चिप रोम _______ बाइट्स की होती हैं ?

(1) 2K

(2) 4K

(3) 8K

(4) 16K

1[Option ID=6301]

2[Option ID=6302]
3[Option ID=6303]
4[Option ID=6304]

Sl. No.27
QBID:1524852

The 8051 family has _______ bytes of on-chip RAM ?

(1) 128

(2) 256

(3) 64

(4) 512

8051 परिवार के पास _______ बाइट्स की आन-चिप रैम होती है ?

(1) 128

(2) 256

(3) 64

(4) 512

1[Option ID=6345]
2[Option ID=6346]
3[Option ID=6347]
4[Option ID=6348]

Sl. No.28
QBID:1524853

8051 family has _______ pins for Input-Output ?

(1) 16

(2) 32

(3) 48

(4) 64

8051 परिवार के पास निवेश-निर्गम हेतु _______ पिन होती है ?

(1) 16

(2) 32

(3) 48

(4) 64

1[Option ID=6389]
2[Option ID=6390]
3[Option ID=6391]
4[Option ID=6392]

Sl. No.29
QBID:1524854

Which version of the 8051 does not have on-chip ROM ?

(1) 8051

(2) 8052

(3) 8031

(4) 8751

8051 का कौन सा संस्करण ऑन-चिप रोम में नहीं पाया जाता है ?

(1) 8051

(2) 8052

(3) 8031

(4) 8751

1[Option ID=6433]
2[Option ID=6434]
3[Option ID=6435]
4[Option ID=6436]

Sl. No.30
QBID:1524855

In 8051 following pin 40 is used for ______ ?

(1) $\overline{WR}$

(2) $\overline{RD}$

(3) $\overline{EA}$

(4) V_{cc}

8051 में निम्नलिखित पिन 40 का प्रयोग ______ के लिए होता है ?

(1) $\overline{WR}$

(2) $\overline{RD}$

(3) $\overline{EA}$

(4) V_{cc}

1[Option ID=6477]
2[Option ID=6478]
3[Option ID=6479]
4[Option ID=6480]

Sl. No.31
QBID:1524856

What does MESI stands for ?

(1) Modified Exclusive System Input

(2) Modifier Exclusive Shared Invalid

(3) Modified Exclusive State Invalid

(4) Modifier Exclusive State Invalid

एम ई एस आई (MESI) निम्नलिखित में से किसका प्रतिक है?

(1) मॉडीफाइड एक्सक्लूसिव सिस्टम इनपुट

(2) मॉडीफाइर एक्सक्लूसिव शेयर्ड इनवैलिड

(3) मॉडीफाइड एक्सक्लूसिव स्टेट इनवैलिड

(4) मॉडीफाइर एक्सक्लूसिव स्टेट इनवैलिड

1[Option ID=6521]

2[Option ID=6522]
3[Option ID=6523]
4[Option ID=6524]

Sl. No.32
QBID:1524857

Following is the functionality of MMU ?

(1) Memory Sharing

(2) Memory Select

(3) Address Translation

(4) Address Generation

एम एम यू (MMU) की प्रकार्यात्मकता निम्नलिखित में से कौन सी है?

(1) स्मृति सहभाजन (मेमोरी शेयरिंग)

(2) स्मृति चयन (मेमोरी सेलेक्ट)

(3) पता अनुवाद (एड्रेस ट्रांसलेशन)

(4) पता पीढ़ी (एड्रेस जनरेशन)

1[Option ID=6565]
2[Option ID=6566]
3[Option ID=6567]
4[Option ID=6568]

Sl. No.33
QBID:1524858

Coherency is a major challenge of ______ ?

(1) Disk

(2) Magnetic Tape

(3) RAM

(4) Cache

संसंजनता निम्नलिखित में से किसकी प्रमुख चुनौती है?

(1) डिस्क

(2) मैग्नेटिक टेप

(3) रैम

(4) कैश

1[Option ID=6593]
2[Option ID=6594]
3[Option ID=6595]
4[Option ID=6596]

Sl. No.34
QBID:1524859

MC6800 family have _______ bits ?

(1) 32

(2) 16

(3) 8

Prepp Your Personal Exam Guide

(4) 4

एम सी 6800 परिवार में कितनी बिट्स होती हैं ?

(1) 32

(2) 16

(3) 8

(4) 4

1[Option ID=6597]
2[Option ID=6598]
3[Option ID=6599]
4[Option ID=6600]

Sl. No.35
QBID:15248510

Which are the two modes of 80286 ?

(1) User mode and System mode

(2) Real mode and Protected mode

(3) Main mode and Alternate mode

(4) User mode and System mode & Real mode and Protected mode

80286 के दो पद्दति (मोड) निम्नलिखित में से कौन सी हैं?

(1) प्रयोक्ता मोड और सिस्टम मोड

(2) वास्तविक मोड और संरक्षित मोड

(3) मुख्य मोड और वैकल्पिक मोड

(4) प्रयोक्ता मोड और सिस्टम मोड एवं वास्तविक मोड और संरक्षित मोड

1[Option ID=6305]
2[Option ID=6306]
3[Option ID=6307]
4[Option ID=6308]

Sl. No.36
QBID:15248511

Size of address bus in 80286 is _______ ?

(1) 8

(2) 16

(3) 24

(4) 32

80286 में एड्रेस बस का आकार ________ होता है ?

(1) 8

(2) 16

(3) 24

(4) 32

1[Option ID=6309]
2[Option ID=6310]
3[Option ID=6311]
4[Option ID=6312]

Prepp Your Personal Exam Guide

Sl. No.37
QBID:15248512

Peripherals are the medium through which embedded system communicates with _______ ?

(1) Input-Output Devices
(2) Memory
(3) Outside World
(4) Disk

परिधियाँ (पेरीफेरल्स) वह माध्यम है जिसके द्वारा अंतः स्थापित तंत्र निम्नलिखित में से किससे संप्रेषण करता है?

(1) निवेश-निर्गम युक्ति
(2) मेमोरी
(3) वाह्य जगत
(4) डिस्क

1[Option ID=6313]
2[Option ID=6314]
3[Option ID=6315]
4[Option ID=6316]

Sl. No.38
QBID:15248513

An 8086 processor has ________ kb size of cache ?

(1) 128
(2) 64
(3) 32
(4) 16

एक 8086 प्रोसेसर में ________ केबी की कैश मेमोरी होती है।

(1) 128
(2) 64
(3) 32
(4) 16

1[Option ID=6317]
2[Option ID=6318]
3[Option ID=6319]
4[Option ID=6320]

Sl. No.39
QBID:15248514

CACTI was proposed by _______ to compute the caches power consumption ?

(1) Tiwari
(2) Russel
(3) Jacome
(4) Wiltonand Jouppi

कैश शक्ति उपभोग के परिकलन हेतु सी ए सी टी आई (CACTI) को निम्नलिखित में से किसने प्रस्तावित किया ?

(1) तिवारी

(2) रसेल

(3) जैकम

(4) विल्टोनान्ड जौप्पी

1[Option ID=6321]
2[Option ID=6322]
3[Option ID=6323]
4[Option ID=6324]

Sl. No.40
QBID:15248515

Verilog is standardized as ________

(1) IEEE 1364

(2) IEEE 1286

(3) IEEE 802.1

(4) IEEE 1362

वेरीलॉग निम्नलिखित में से किस रूप में मानकीकृत है?

(1) IEEE 1364

(2) IEEE 1286

(3) IEEE 802.1

(4) IEEE 1362

1[Option ID=6325]
2[Option ID=6326]
3[Option ID=6327]
4[Option ID=6328]

Sl. No.41
QBID:15248516

A soft real type of embedded system ________

(1) Can complete the task within its deadline

(2) Can not complete the task within its deadline

(3) Both can complete the task within its deadline and can not complete the task within its deadline

(4) Neither can complete the task within its deadline nor can not complete the task within its deadline

अंतःस्थापित तंत्र का मृदु वास्तविक प्रकार ________ ?

(1) इसकी समय सीमा के भीतर कार्य समाप्त कर सकता है

(2) इसकी समय सीमा के भीतर कार्य समाप्त नही कर सकता है

(3) दोनों, इसकी समय सीमा के भीतर कार्य समाप्त कर सकता है और इसकी समय सीमा के भीतर कार्य समाप्त नही कर सकता है

(4) न तो इसकी समय सीमा के भीतर कार्य समाप्त कर सकता है और ना ही इसकी समय सीमा के भीतर कार्य समाप्त नही कर सकता है

1[Option ID=6329]
2[Option ID=6330]
3[Option ID=6331]
4[Option ID=6332]

Sl. No.42
QBID:15248517

Which embedded system software converts each line of assembly line into machine code ?

(1) Assemblers

(2) Loaders

(3) Debuggers

(4) Compilers

निम्नलिखित में से कौन सा अंतःस्थापित तंत्र सॉफ्टवेयर प्रत्येक कोडांतरण (असेम्बली) पंक्ति को मशीन कोड में परिवर्तित करती है?

(1) कोडांतरक (असेम्बलर)

(2) भारक (लोडर)

(3) दोषभार्जक (डिबगर)

(4) संकलक (कम्पाइलर)

1[Option ID=6333]
2[Option ID=6334]
3[Option ID=6335]
4[Option ID=6336]

Sl. No.43
QBID:15248518

_________ is used as an alternative to an Embedded Systems ?

(1) Emulator

(2) Simulator

(3) IDE

(4) ICE

निम्नलिखितम में से कौन सा अंतःस्थापित तंत्र के विकल्प के रूप में प्रयोग किया जाता है ?

(1) यंत्रानुकरण (इमुलेटर)

(2) अनुकारी (सिमुलेटर)

(3) आईडीई

(4) आईसीई

1[Option ID=6337]
2[Option ID=6338]
3[Option ID=6339]
4[Option ID=6340]

Sl. No.44
QBID:15248519

Pin 14 to 8051 controller IC specifies ?

(1) V_{cc}

(2) RST

(3) T0

(4) $\overline{EA}$

8051 नियंत्रक आईसी पर पिन 14 निम्नलिखित में से किसे दर्शाता है ?

(1) V_{cc}

(2) RST

(3) T0

(4) $\overline{EA}$

1[Option ID=6341]
2[Option ID=6342]
3[Option ID=6343]
4[Option ID=6344]

Sl. No.45
QBID:15248520

UART stands for ?

(1) Unique Asynchronous Receiver Transmitter

(2) Universal Asynchronous Receiver Transmitter

(3) Universal Address Receiver Transmitter

(4) Unique Address Receiver Transmitter

यू ए आर टी (UART) निम्नलिखित में से किसका प्रतीक है?

(1) यूनिक एसिन्क्रोनस रिसीवर ट्रांसमिटर

(2) युनिवर्सल एसिन्क्रोनस रिसीवर ट्रांसमिटर

(3) युनिवर्सिल एड्रेस रिसीवर ट्रांसमिटर

(4) यूनिक एड्रेस रिसीवर ट्रांसमिटर

1[Option ID=6349]
2[Option ID=6350]
3[Option ID=6351]
4[Option ID=6352]

Sl. No.46
QBID:15248521

8051 has a total of ________ bytes of memory space for both program code and data.

(1) 16K

(2) 32K

(3) 64K

(4) 128K

8051 में प्रोग्राम कोड और डाटा दोनों के लिए कुल ________ स्मृति स्थान (मेमोरी स्पेस) होता है।

(1) 16K

(2) 32K

(3) 64K

Prepp Your Personal Exam Guide

(4) 128K

1[Option ID=6353]
2[Option ID=6354]
3[Option ID=6355]
4[Option ID=6356]

Sl. No.47
QBID:15248522

Which of the memory needs an external multiplexer ?

(1) EPROM
(2) RAM
(3) SRAM
(4) NVRAM

निम्नलिखित में से कौन सी मेमोरी को बाह्य बहुसंकेतक (मल्टीप्लेक्सर) की आवश्यकता होती है?

(1) ईप्रोम
(2) रैम
(3) एस रैम
(4) एन वी रैम

1[Option ID=6357]
2[Option ID=6358]
3[Option ID=6359]
4[Option ID=6360]

Sl. No.48
QBID:15248523

Which of the following is volatile ?

(1) SRAM
(2) ROM
(3) DRAM
(4) NVRAM

निम्नलिखित में से कौन सी अस्थायी (वोलाटाइल) मेमोरी है ?

(1) एस रैम
(2) रोम
(3) डी रैम
(4) एन वी रैम

1[Option ID=6361]
2[Option ID=6362]
3[Option ID=6363]
4[Option ID=6364]

Sl. No.49
QBID:15248524

The address system supported by ARM processors is _______ ?

(1) Little Endian
(2) Big Endian

(3) Bi

(4) X-little Endian

ए आर एम प्रोसेसर द्वारा अवलंबित (सहायक) एड्रेस सिस्टम कौन सा है ?

(1) लिटिल एंडियन

(2) बिग एंडियन

(3) बाई

(4) एक्स-लिटल एंडियन

1[Option ID=6365]
2[Option ID=6366]
3[Option ID=6367]
4[Option ID=6368]

Sl. No.50
QBID:15248525

In a microcontroller, execution speed of a given program depends upon ?

(1) On-chip / off-chip program memory

(2) Number of address lines

(3) Size of the program counter

(4) Clock frequency

एक माइक्रोनियंत्रक में, दिये गये प्रोग्राम की निष्पादन गति निम्नलिखित में से किस पर निर्भर करती है?

(1) ऑन-चिप/ऑफ चिप प्रोग्राम मेमोरी

(2) एड्रेस लाइन की संख्या

(3) प्रोग्राम काउंटर का आकार

(4) कालद (क्लाक) आवृत्ति

1[Option ID=6369]
2[Option ID=6370]
3[Option ID=6371]
4[Option ID=6372]

Sl. No.51
QBID:15248526

________ address lines are required to address 2K X 8-bit memory ?

(1) 11

(2) 14

(3) 10

(4) 16

2K X 8-बिट मेमोरी एड्रेस के लिए कितनी एड्रेस लाइन की आवश्यकता होती है ?

(1) 11

(2) 14

(3) 10

(4) 16

1[Option ID=6373]

2[Option ID=6374]
3[Option ID=6375]
4[Option ID=6376]

Sl. No.52
QBID:15248527

The program counter ?

(1) Stores the address of the instruction that is currently being executed

(2) Stores the next instruction to be executed

(3) Stores the address of the next instruction to be executed

(4) Stores the instruction that is being currently executed

प्रोग्राम काउंटर ?

(1) वर्तमान में निष्पादित हो रहे निर्देश के एड्रेस को संचित करता है

(2) निष्पादित होने वाले अगले निर्देश को संचित करता है

(3) निष्पादित होने वाले अगले निर्देश के एड्रेस को संचित करता है

(4) वर्तमान में निष्पादित हो रहे निर्देश को संचित करता है

1[Option ID=6377]
2[Option ID=6378]
3[Option ID=6379]
4[Option ID=6380]

Sl. No.53
QBID:15248528

Look-up tables are commonly used in ?

(1) Data conversions

(2) Complex trigonometric evaluations

(3) Complex exponential evaluations

(4) All of the above

अवलोकन (लुक-अप) सारणियाँ सामान्यतः निम्नलिखित में प्रयुक्त होती है?

(1) डाटा रूपांतरण में

(2) सम्मिश्र त्रिकोणमिति मूल्यांकन में

(3) सम्मिश्र चरघातांकीय मूल्यांकन में

(4) उपरोक्त सभी

1[Option ID=6381]
2[Option ID=6382]
3[Option ID=6383]
4[Option ID=6384]

Sl. No.54
QBID:15248529

In 8051, an external interrupt 0 has vector address ________ and interrupt is asserted if ________ ?

(1) 000BH, a high-to-low transition on pin INT1

(2) 001BH, a low-to-high transition on pin INT1

(3) 0003H, a high-to-low transition on pin INT0

(4) 0023H, a low-to-high transition on pin INT1

8051 में, एक बाह्य अवरोध 0 का सदिश एड्रेस _________ है और अवरोध सुनिश्चित किया जाता है यदि _________?

(1) 000BH, पिन INT1 पर उच्च से निम्न संक्रमण

(2) 001BH, पिन INT1 पर निम्न से उच्च संक्रमण

(3) 0003H, पिन INT0 पर उच्च से निम्न संक्रमण

(4) 0023H, पिन INT1 पर निम्न से उच्च संक्रमण

1[Option ID=6385]
2[Option ID=6386]
3[Option ID=6387]
4[Option ID=6388]

Sl. No.55
QBID:15248530

The ARM architecture uses ?

(1) Memory-mapped I/O approach

(2) Non-memory I/O approach

(3) No I/O present

(4) None of these

ए आर एम आर्किटेक्चर में निम्नलिखित में से किसका प्रयोग करता है?

(1) मेमोरी-मैप्ड आई/ओ उपागम

(2) नान-मैप्ड आई/ओ उपागम

(3) कोई आई/ओ उपस्थित नहीं

(4) इनमें से कोई नहीं

1[Option ID=6393]
2[Option ID=6394]
3[Option ID=6395]
4[Option ID=6396]

Sl. No.56
QBID:15248531

USB stand for ?

(1) Unsynchronous Serial Bus

(2) Ultra-Secure Bus

(3) Universal Serial Bus

(4) Uninterrupted Synchronous Bus

यू एस बी (USB) निम्नलिखित में से किसका प्रतिक है?

(1) अनसिंक्रोनस सीरियल बस

(2) अल्ट्रा सिक्योर बस

(3) यूनिवर्सल सीरियल बस

(4) अनइन्टरप्टेड सिंक्रोनस बस

1[Option ID=6397]
2[Option ID=6398]
3[Option ID=6399]
4[Option ID=6400]

Sl. No.57
QBID:15248532

In FireWire bus, devices are organized in a _______ ?

(1) Daisy chain manner

(2) Fan configuration

(3) Random connection

(4) None of these

फायर वायर बस में, युक्तियाँ निम्नलिखित रूप में व्यवस्थित होती है______?

(1) डैजी चेन मैनर

(2) फैन कन्फिगरेशन

(3) रैन्डम कनेक्शन

(4) इनमें से कोई नहीं

1[Option ID=6401]
2[Option ID=6402]
3[Option ID=6403]
4[Option ID=6404]

Sl. No.58
QBID:15248533

SCSI stands for ?

(1) Small Computer Serial Interface

(2) Small Computer System Interface

(3) Secure Computer Serial Interface

(4) Secure Computer System Interface

एस सी एस आई (SCSI) निम्नलिखित में से किसका प्रतिक है?

(1) स्मॉल कंप्यूटर सिरियल इंटरफेस

(2) स्मॉल कंप्यूटर सिस्टम इंटरफेस

(3) सिक्योर कंप्यूटर सिरियल इंटरफेस

(4) सिक्योर कंप्यूटर सिस्टम इंटरफेस

1[Option ID=6405]
2[Option ID=6406]
3[Option ID=6407]
4[Option ID=6408]

Sl. No.59
QBID:15248534

The _______ version uses a subset of the ARM instructions, which are encoded to fit into a 16-bit format?

(1) Micro
(2) Macro
(3) Thumb
(4) Flesh

निम्नलिखित में से कौन सा संक्रमण ए आर एम निर्देशों के एक उप-समुच्चय का प्रयोग करता है जो 16-बिट फार्मेट के अनुरूप बनाने के लिए कूटित होते हैं?

(1) माइक्रो
(2) मैक्रो
(3) थम्ब
(4) फ्लेश

1[Option ID=6409]
2[Option ID=6410]
3[Option ID=6411]
4[Option ID=6412]

Sl. No.60
QBID:15248535

For an Embedded system, which is not a part of design issue?

(1) I/O capability
(2) Power consumption
(3) External memory
(4) On-chip Memory

एक अंतःस्थापित तंत्र के लिए निम्नलिखित में से कौन सा अभिकल्प-समस्या का अंग नहीं है ?

(1) आई/ओ कैपबिलिटी (निवेश/निर्गम क्षमता)
(2) ऊर्जा उपभोग (पावर कम्जम्पशन)
(3) बाह्य स्मृति (एक्सटर्नल मेमोरी)
(4) ऑन-चिप मैमोरी

1[Option ID=6413]
2[Option ID=6414]
3[Option ID=6415]
4[Option ID=6416]

Sl. No.61
QBID:15248536

Single-instruction multiple-data (SIMD) instructions are also known as ?

(1) Scalar instruction
(2) Vector instruction
(3) Source instruction
(4) Vertical instruction

सिंगल - इन्स्ट्रक्शन मल्टीपल-डाटा (एस आई एम डी) निर्देशों को निम्नलिखित नाम से भी जाना जाता है?

(1) स्केलर निर्देश
(2) वेक्टर निर्देश

(3) सोर्स (श्रोत) निर्देश

(4) वर्टिकल निर्देश

1[Option ID=6417]
2[Option ID=6418]
3[Option ID=6419]
4[Option ID=6420]

Sl. No.62
QBID:15248537

A mode in which the processor can execute all instructions and perform all available functions?

(1) User Mode

(2) Non-admin mode

(3) Supervisor mode

(4) None of these

वह पद्धति, जिसमें प्रोसेसर सभी निर्देशो का निष्पादन एवं सभी उपलब्ध प्रकार्यो का क्रियान्वयन कर सकता है, वह कहलाती हैः

(1) प्रयोक्ता पद्धति

(2) नॉन-एडमिन पद्धति

(3) पर्यवेक्षण पद्धति

(4) इनमें से कोई नहीं

1[Option ID=6421]
2[Option ID=6422]
3[Option ID=6423]
4[Option ID=6424]

Sl. No.63
QBID:15248538

In an idle mode ?

(1) Program execution is continuous

(2) Oscillator is stopped

(3) Contents of internal RAM is preserved

(4) Timers are stopped

किसी निष्क्रिय (idle) पद्धति में ?

(1) प्रोग्राम निष्पादन निरंतर होता है

(2) दोलक रोक दिया जाता है

(3) आंतरिक रैम की विषय-वस्तुएं परिरक्षित होती हैं

(4) काल समंजक रोक दिये जाते है

1[Option ID=6425]
2[Option ID=6426]
3[Option ID=6427]
4[Option ID=6428]

Sl. No.64
QBID:15248539

Prepp Your Personal Exam Guide

In the ARM Nomenclature ARMxTDMI, D and M stand for?

(1) Debug and Fast Multiplier units are present

(2) Division and Multiplier units are present

(3) Debugger and Multiplier units are not present

(4) Division and Multiplier units are not present

ए आर एम नाम पद्धति में (ARMxTDMI) में डी (D) और एम (M) का आशय है?

(1) डिबग और फास्ट मल्टीप्लायर इकाइयाँ उपस्थित होती है

(2) डिविजन और मल्टीप्लायर इकाईयाँ उपस्थित होती है

(3) डिबगर और मल्टीप्लायर इकाइयाँ उपस्थित नहीं होती है

(4) डिवीजन और मल्टीप्लायर इकाइयाँ उपस्थित नहीं होती है

1[Option ID=6429]
2[Option ID=6430]
3[Option ID=6431]
4[Option ID=6432]

Sl. No.65
QBID:15248540

When the number of stages in a pipeline increases from 3 to 5, then the _______ ?

(1) Throughput reduces

(2) Latency reduces

(3) Throughput and latency increases

(4) Throughput increases and latency reduces

जब एक पाइपलाइन में स्तरों की संख्या 3 से 5 की वृद्धि होती है, तो निम्नलिखित में से क्या होगा ?

(1) प्रवाह क्षमता में कमी

(2) प्रसुप्ति में कमी

(3) प्रवाह क्षमता एवं प्रसुप्ति में वृद्धि

(4) प्रवाह क्षमता में वृद्धि और प्रसुप्ति में कमी

1[Option ID=6437]
2[Option ID=6438]
3[Option ID=6439]
4[Option ID=6440]

Sl. No.66
QBID:15248541

Given below are two statements : One is labelled as Assertion A and the other is labelled as Reason R.

Assertion A : The 8051 is an 8-bit processor, meaning that the CPU can work on only 8 bits of data at a time.

Reason R : Data larger than 8-bits has to be broken into 8-bit pieces to be processed by the CPU.

In the light of the above statements, choose the most appropriate answer from the options given below:

(1) Both A and R are correct and R is the correct explanation of A.

(2) Both A and R are correct but R is NOT the correct explanation of A.

(3) A is correct but R is not correct.

(4) A is not correct but R is correct.

नीचे दो कथन दिये गए हैं: एक अभिकथन (Assertion A) के रूप में लिखित हैं तो दूसरा उसके कारण (Reason R) के रूप में:
अभिकथन A : 8051 एक 8-बिट प्रोसेसर है, जिसका आशय है कि सीपीयू एक समय में मात्र 8 बिट डाटा पर कार्य कर सकता है।
कारण R : सीपीयू द्वारा 8-बिट से बड़े डाटा को प्रसंस्कृत करने के लिए 8-बिट के टुकडों में डाटा को विभाजित कर दिया जाता है।
उपरोक्त कथन के आलोक में, नीचे दिए गए विकल्पों में से सबसे उपयुक्त उत्तर का चयन कीजिए:

(1) A और R दोनों सही हैं और R, A का सही व्याख्या है

(2) A और R दोनों सही है, लेकिन R, A का सही व्याख्या नहीं है

(3) A सही हैं लेकिन R सही नहीं है

(4) A सही नहीं हैं लेकिन R सही है

1[Option ID=6441]
2[Option ID=6442]
3[Option ID=6443]
4[Option ID=6444]

Sl. No.67
QBID:15248542

Given below are two statements : One is labelled as Assertion A and the other is labelled as Reason R.
Assertion A : AT89C51 is used in place of 8751.
Reason R : Flash memory can be erased in seconds and used for fast development.
In the light of the above statements, choose the most appropriate answer from the options given below:

(1) Both A and R are correct and R is the correct explanation of A.

(2) Both A and R are correct but R is NOT the correct explanation of A.

(3) A is correct but R is not correct.

(4) A is not correct but R is correct.

नीचे दो कथन दिये गए हैं: एक अभिकथन (Assertion A) के रूप में लिखित हैं तो दूसरा उसके कारण (Reason R) के रूप में:
अभिकथन A : AT89C51 का प्रयोग 8751 के स्थान पर किया जाता है।
कारण R : फ्लैश मेमोरी को सेकण्डों में मिटाया जा सकता है और इसका प्रयोग तीव्र विकास हेतु किया जाता है।
उपरोक्त कथन के आलोक में, नीचे दिए गए विकल्पों में से सबसे उपयुक्त उत्तर का चयन कीजिए:

(1) A और R दोनों सही हैं और R, A का सही व्याख्या है

(2) A और R दोनों सही है, लेकिन R, A का सही व्याख्या नहीं है

(3) A सही हैं लेकिन R सही नहीं है

(4) A सही नहीं हैं लेकिन R सही है

1[Option ID=6445]
2[Option ID=6446]
3[Option ID=6447]
4[Option ID=6448]

Sl. No.68
QBID:15248543

Given below are two statements : One is labelled as Assertion A and the other is labelled as Reason R.
Assertion A : In Von Neuman architecture there is single bus that connects memory to the processor.
Reason R : In Harvard Architecture there are two buses that connects memories to the processor.
In the light of the above statements, choose the most appropriate answer from the options given below:

(1) Both A and R are correct and R is the correct explanation of A.

(2) Both A and R are correct but R is NOT the correct explanation of A.

(3) A is correct but R is not correct.

(4) A is not correct but R is correct.

नीचे दो कथन दिये गए हैं: एक अभिकथन (Assertion A) के रूप में लिखित हैं तो दूसरा उसके कारण (Reason R) के रूप में:
अभिकथन A : वॉन-न्यूमॉन आर्किटेक्चर में एक बस होती है जो मेमोरी को प्रोसेसर से जोड़ती है।
कारण R : हार्वर्ड आर्किटेक्चर में दो बसें होती है जो मेमोरी को प्रोसेसर से जोड़ती है।
उपरोक्त कथन के आलोक में, नीचे दिए गए विकल्पों में से सबसे उपयुक्त उत्तर का चयन कीजिएः

(1) A और R दोनों सही हैं और R, A का सही व्याख्या है

(2) A और R दोनों सही है, लेकिन R, A का सही व्याख्या नहीं है

(3) A सही हैं लेकिन R सही नहीं है

(4) A सही नहीं हैं लेकिन R सही है

1[Option ID=6449]
2[Option ID=6450]
3[Option ID=6451]
4[Option ID=6452]

Sl. No.69
QBID:15248544

Given below are two statements : One is labelled as Assertion A and the other is labelled as Reason R.
Assertion A : Air Traffic control is a hard real time system.
Reason R : A hard real time systems have a strict time limit or deadlines. Inability to complete a task within a deadline is said to be system failure.
In the light of the above statements, choose the most appropriate answer from the options given below:

(1) Both A and R are correct and R is the correct explanation of A.

(2) Both A and R are correct but R is NOT the correct explanation of A.

(3) A is correct but R is not correct.

(4) A is not correct but R is correct.

नीचे दो कथन दिये गए हैं: एक अभिकथन (Assertion A) के रूप में लिखित हैं तो दूसरा उसके कारण (Reason R) के रूप में:
अभिकथन A : वायु यातायात नियंत्रण एक जटिल वास्तविक समय तंत्र (रियल टाइम सिस्टम) है।
कारण R : एक जटिल वास्तविक समय-तंत्र में कठोर (दृढ़) समय-सीमा होती है। निश्चित समय-सीमा में किसी कार्य को पूर्ण करने की अक्षमता तंत्र की विफलता कहलाती है।
उपरोक्त कथन के आलोक में, नीचे दिए गए विकल्पों में से सबसे उपयुक्त उत्तर का चयन कीजिए:

(1) A और R दोनों सही हैं और R, A का सही व्याख्या है

(2) A और R दोनों सही है, लेकिन R, A का सही व्याख्या नहीं है

(3) A सही हैं लेकिन R सही नहीं है

(4) A सही नहीं हैं लेकिन R सही है

1[Option ID=6453]
2[Option ID=6454]
3[Option ID=6455]
4[Option ID=6456]

Sl. No.70
QBID:15248545

Given below are two statements : One is labelled as Assertion A and the other is labelled as Reason R.
Assertion A : Operations involving registers are fast to execute.
Reason R : ARM is CISC processor.
In the light of the above statements, choose the most appropriate answer from the options given below:

(1) Both A and R are correct and R is the correct explanation of A.

(2) Both A and R are correct but R is NOT the correct explanation of A.

(3) A is correct but R is not correct.

(4) A is not correct but R is correct.

नीचे दो कथन दिये गए हैं: एक अभिकथन (Assertion A) के रूप में लिखित हैं तो दूसरा उसके कारण (Reason R) के रूप में:
अभिकथन A : पंजीकरण (रजिस्टर) में शामिल संक्रियाएं निष्पादन में तेज होती हैं।
कारण R : ए आर एम (ARM) एक सी आई एस सी (CISC) प्रोसेसर है।
उपरोक्त कथन के आलोक में, नीचे दिए गए विकल्पों में से सबसे उपयुक्त उत्तर का चयन कीजिए:

(1) A और R दोनों सही हैं और R, A का सही व्याख्या है

(2) A और R दोनों सही है, लेकिन R, A का सही व्याख्या नहीं है

(3) A सही हैं लेकिन R सही नहीं है

(4) A सही नहीं हैं लेकिन R सही है

1[Option ID=6457]
2[Option ID=6458]
3[Option ID=6459]
4[Option ID=6460]

Sl. No.71
QBID:15248546

Prepp Your Personal Exam Guide

Given below are two statements : One is labelled as Assertion A and the other is labelled as Reason R.
Assertion A : SDA and SCL are signals of I2C.
Reason R : UART is a parallel interface.
In the light of the above statements, choose the most appropriate answer from the options given below:

(1) Both A and R are correct and R is the correct explanation of A.

(2) Both A and R are correct but R is NOT the correct explanation of A.

(3) A is correct but R is not correct.

(4) A is not correct but R is correct.

नीचे दो कथन दिये गए हैं: एक अभिकथन (Assertion A) के रूप में लिखित हैं तो दूसरा उसके कारण (Reason R) के रूप में:
अभिकथन A : एस डी ए (SDA) और एस सी एल (SCL), आई 2 सी (I2C) के संकेत है।
कारण R : यू ए आर टी (UART) एक समानांतर इंटरफेस होता है।
उपरोक्त कथन के आलोक में, नीचे दिए गए विकल्पों में से सबसे उपयुक्त उत्तर का चयन कीजिए:

(1) A और R दोनों सही हैं और R, A का सही व्याख्या है

(2) A और R दोनों सही है, लेकिन R, A का सही व्याख्या नहीं है

(3) A सही हैं लेकिन R सही नहीं है

(4) A सही नहीं हैं लेकिन R सही है

1[Option ID=6461]
2[Option ID=6462]
3[Option ID=6463]
4[Option ID=6464]

Sl. No.72
QBID:15248547

Given below are two statements : One is labelled as Assertion A and the other is labelled as Reason R.
Assertion A : State machines are generally used for reactive systems.
Reason R : Circular buffers and queues are used for digital signal processing systems.
In the light of the above statements, choose the most appropriate answer from the options given below:

(1) Both A and R are correct and R is the correct explanation of A.

(2) Both A and R are correct but R is NOT the correct explanation of A.

(3) A is correct but R is not correct.

(4) A is not correct but R is correct.

नीचे दो कथन दिये गए हैं: एक अभिकथन (Assertion A) के रूप में लिखित हैं तो दूसरा उसके कारण (Reason R) के रूप में:
अभिकथन A : स्टेट मशीन का प्रयोग सामान्यतः प्रतिक्रियात्मक तंत्र के लिए किया जाता है।
कारण R : वृत्तीय बफर एवं पंक्तियों का प्रयोग डिजिटल सिग्नल प्रोसेसिंग तंत्र के लिए किया जाता है।
उपरोक्त कथन के आलोक में, नीचे दिए गए विकल्पों में से सबसे उपयुक्त उत्तर का चयन कीजिए:

(1) A और R दोनों सही हैं और R, A का सही व्याख्या है

(2) A और R दोनों सही है, लेकिन R, A का सही व्याख्या नहीं है

(3) A सही हैं लेकिन R सही नहीं है

(4) A सही नहीं हैं लेकिन R सही है

1[Option ID=6465]
2[Option ID=6466]
3[Option ID=6467]
4[Option ID=6468]

Sl. No.73
QBID:15248548

Given below are two statements : One is labelled as Assertion A and the other is labelled as Reason R.
Assertion A : The goal is to develop loosely coupled highly cohesive modules.
Reason R : Coupling is a heuristic that provides an estimate of how interdependent the modules are.
In the light of the above statements, choose the most appropriate answer from the options given below:

(1) Both A and R are correct and R is the correct explanation of A.

(2) Both A and R are correct but R is NOT the correct explanation of A.

(3) A is correct but R is not correct.

(4) A is not correct but R is correct.

नीचे दो कथन दिये गए हैं: एक अभिकथन (Assertion A) के रूप में लिखित हैं तो दूसरा उसके कारण (Reason R) के रूप में:
अभिकथन A : शिथिल युग्मित उच्च संसंजक माड्यूल को विकसित करना लक्ष्य है।
कारण R : युग्मन स्वानुभावी होता है जो यह अनुमान प्रदत्त करता हे कि माड्यूल्स अन्योन्याश्रित कैसे होते हैं।
उपरोक्त कथन के आलोक में, नीचे दिए गए विकल्पों में से सबसे उपयुक्त उत्तर का चयन कीजिए:

(1) A और R दोनों सही हैं और R, A का सही व्याख्या है

(2) A और R दोनों सही है, लेकिन R, A का सही व्याख्या नहीं है

(3) A सही हैं लेकिन R सही नहीं है

(4) A सही नहीं हैं लेकिन R सही है

1[Option ID=6469]
2[Option ID=6470]
3[Option ID=6471]
4[Option ID=6472]

Sl. No.74
QBID:15248549

Given below are two statements : One is labelled as Assertion A and the other is labelled as Reason R.
Assertion A : The microcontrollers are widely used in the embedded systems.
Reason R : The microcontroller contain On-chip memory, processing unit, I/O unit and system bus in a chip.
In the light of the above statements, choose the most appropriate answer from the options given below:

(1) Both A and R are correct and R is the correct explanation of A.

(2) Both A and R are correct but R is NOT the correct explanation of A.

(3) A is correct but R is not correct.

(4) A is not correct but R is correct.

नीचे दो कथन दिये गए हैं: एक अभिकथन (Assertion A) के रूप में लिखित हैं तो दूसरा उसके कारण (Reason R) के रूप में;
अभिकथन A : अंतःस्थापित तंत्र में सूक्ष्मनियंत्रको (माइक्रोकंट्रोलर) का व्यापक तौर पर प्रयोग किया जाता है।
कारण R : सूक्ष्म नियंत्रण में, एकचिप में ऑन-चिप मेमोरी, प्रोसेसिंग इकाई, आई/ओ इकाई और सिस्टम बस शामिल होते हैं।
उपरोक्त कथन के आलोक में, नीचे दिए गए विकल्पों में से सबसे उपयुक्त उत्तर का चयन कीजिए:

(1) A और R दोनों सही हैं और R, A का सही व्याख्या है

(2) A और R दोनों सही है, लेकिन R, A का सही व्याख्या नहीं है

(3) A सही हैं लेकिन R सही नहीं है

(4) A सही नहीं हैं लेकिन R सही है

1[Option ID=6473]
2[Option ID=6474]
3[Option ID=6475]
4[Option ID=6476]

Sl. No.75
QBID:15248550

Given below are two statements : One is labelled as Assertion A and the other is labelled as Reason R.
Assertion A : Real-Time Application Interface (RTAI) is example of dual-kernal real-time extension of Linux based on Adeos.
Reason R : In Real-Time Application Interface (RTAI), the Adeos layer is used to provide the dispatching of system events to two different domains: the RTAI scheduler, and the Linux kernel.
In the light of the above statements, choose the most appropriate answer from the options given below:

(1) Both A and R are correct and R is the correct explanation of A.

(2) Both A and R are correct but R is NOT the correct explanation of A.

(3) A is correct but R is not correct.

(4) A is not correct but R is correct.

नीचे दो कथन दिये गए हैं: एक अभिकथन (Assertion A) के रूप में लिखित हैं तो दूसरा उसके कारण (Reason R) के रूप में;
अभिकथन A : रीयल-टाइम एप्लीकेशन इंटरफेस (RTAI), एडियोस पर आधारित लाइनक्स के द्वै-कर्नल वास्तविक समय विस्तार का उदाहरण है।
कारण R : रीयल टाइम एप्लीकेशन इंटरफेस (RTAI) में, एडियोस स्तर का प्रयोग दो विभिन्न डोमेनः आरटीएआई सिड्यूलर और लाइनक्स कर्नल के लिए, सिस्टम इवेन्ट के डिस्पैच की सुविधा प्रदान करने के लिए किया जाता है ।
उपरोक्त कथन के आलोक में, नीचे दिए गए विकल्पों में से सबसे उपयुक्त उत्तर का चयन कीजिए:

(1) A और R दोनों सही हैं और R, A का सही व्याख्या है

(2) A और R दोनों सही है, लेकिन R, A का सही व्याख्या नहीं है

(3) A सही हैं लेकिन R सही नहीं है

(4) A सही नहीं हैं लेकिन R सही है

1[Option ID=6481]
2[Option ID=6482]
3[Option ID=6483]
4[Option ID=6484]

Sl. No.76
QBID:15248551

Given below are two statements : One is labelled as Assertion A and the other is labelled as Reason R.
Assertion A : Any operating system must face a number of challenges around protecting kernel and scheduler data that may be accessed by both threads and interrputs.
Reason R : This may come from different threads in the kernel performing operations, of it may be through API calls by user threads.
In the light of the above statements, choose the most appropriate answer from the options given below:

(1) Both A and R are correct and R is the correct explanation of A.

(2) Both A and R are correct but R is NOT the correct explanation of A.

(3) A is correct but R is not correct.

(4) A is not correct but R is correct.

नीचे दो कथन दिये गए हैं: एक अभिकथन (Assertion A) के रूप में लिखित हैं तो दूसरा उसके कारण (Reason R) के रूप में:
अभिकथन A : किसी आपरेटिंग सिस्टम को कर्नल एवं सिड्यूलर डाटा के संरक्षण के लिए विभिन्न चुनौतियों का सामना करना चाहिए, जो सूत्रों (थ्रेड) एवं अवरोधों दोनों द्वारा अभिगम्य हो सकते हैं।
कारण R : यह विभिन्न सूत्रों (थ्रेड) द्वारा कर्नल निष्पादन संक्रियाओं में आ सकती है, या प्रभोक्ता सूत्रों द्वारा ए पी आई कॉल्स द्वारा हो सकती है।
उपरोक्त कथन के आलोक में, नीचे दिए गए विकल्पों में से सबसे उपयुक्त उत्तर का चयन कीजिए:

(1) A और R दोनों सही हैं और R, A का सही व्याख्या है

(2) A और R दोनों सही है, लेकिन R, A का सही व्याख्या नहीं है

(3) A सही हैं लेकिन R सही नहीं है

(4) A सही नहीं हैं लेकिन R सही है

1[Option ID=6485]
2[Option ID=6486]
3[Option ID=6487]
4[Option ID=6488]

Sl. No.77
QBID:15248552

Given below are two statements : One is labelled as Assertion A and the other is labelled as Reason R.
Assertion A : JTAG debug emulator is very useful to the embedded system developer.
Reason R : Hardware in circuit is a concept whereby debug and trace tools have hardware probes in circuit with a CPU by interfacing to signals coming from the CPU/SoC ASIC to the rest of the system board for the purpose of snoop tracing and/or control.
In the light of the above statements, choose the most appropriate answer from the options given below:

(1) Both A and R are correct and R is the correct explanation of A.

(2) Both A and R are correct but R is NOT the correct explanation of A.

(3) A is correct but R is not correct.

(4) A is not correct but R is correct.

नीचे दो कथन दिये गए हैं: एक अभिकथन (Assertion A) के रूप में लिखित हैं तो दूसरा उसके कारण (Reason R) के रूप में;
अभिकथन A : जे टी ए जी (JTAG) दोषमार्जक यंत्रानुकारक (डिबग इमुलेटर) अंतःस्थापित तंत्र विकासक हेतु बहुत उपयोगी होता है ।
कारण R : हार्डवेयर इन-सर्किट एक संकल्पना है जिसमें स्नूप ट्रेसिंग और / या नियंत्रण के उद्देश्य के लिए बाकी सिस्टम बोर्ड के CPU/Soc (सी. पी. यू./एस. ओ. सी.) ASIC (ए. एस. आई. सी.) से आ रहे संकेतो के लिए इंटरफेसिंग द्वारा सीपीयू वाले परिपथ में हार्डवेयर प्रोब के उपकरणों का दोषमार्जन एवं पता लगाया जाता है ।
उपरोक्त कथन के आलोक में, नीचे दिए गए विकल्पों में से सबसे उपयुक्त उत्तर का चयन कीजिए:

(1) A और R दोनों सही हैं और R, A का सही व्याख्या है

(2) A और R दोनों सही है, लेकिन R, A का सही व्याख्या नहीं है

(3) A सही हैं लेकिन R सही नहीं है

(4) A सही नहीं हैं लेकिन R सही है

1[Option ID=6489]
2[Option ID=6490]
3[Option ID=6491]
4[Option ID=6492]

Sl. No.78
QBID:15248553

Given below are two statements : One is labelled as Assertion A and the other is labelled as Reason R.
Assertion A : I/O interrupts are one example of an exception.
Reason R : The term exception is often used to refer to any event that causes an interruption.
In the light of the above statements, choose the most appropriate answer from the options given below:

(1) Both A and R are correct and R is the correct explanation of A.

(2) Both A and R are correct but R is NOT the correct explanation of A.

(3) A is correct but R is not correct.

(4) A is not correct but R is correct.

नीचे दो कथन दिये गए हैं: एक अभिकथन (Assertion A) के रूप में लिखित हैं तो दूसरा उसके कारण (Reason R) के रूप में;
अभिकथन A : निवेश / निर्गम (आई / ओ) अवरोध अपवाद का एक उदाहरण है।
कारण R : अपवाद शब्द प्रायः उस घटना को संबोधित करने के लिए किया जाता है जो अवरोध उत्पन्न करती है।
उपरोक्त कथन के आलोक में, नीचे दिए गए विकल्पों में से सबसे उपयुक्त उत्तर का चयन कीजिएः

(1) A और R दोनों सही हैं और R, A का सही व्याख्या है

(2) A और R दोनों सही है, लेकिन R, A का सही व्याख्या नहीं है

(3) A सही हैं लेकिन R सही नहीं है

(4) A सही नहीं हैं लेकिन R सही है

1[Option ID=6493]
2[Option ID=6494]
3[Option ID=6495]
4[Option ID=6496]

Sl. No.79
QBID:15248554

Given below are two statements : One is labelled as Assertion A and the other is labelled as Reason R.
Assertion A : Pseudo instructions are used by the programmer for the ARM based system.
Reason R : A pseudo instruction is an assembly-language instruction that performs some desired operation but does not correspond directly to an actual machine instruction.
In the light of the above statements, choose the most appropriate answer from the options given below:

(1) Both A and R are correct and R is the correct explanation of A.

(2) Both A and R are correct but R is NOT the correct explanation of A.

(3) A is correct but R is not correct.

(4) A is not correct but R is correct.

नीचे दो कथन दिये गए हैं: एक अभिकथन (Assertion A) के रूप में लिखित हैं तो दूसरा उसके कारण (Reason R) के रूप में;

अभिकथन A : ए आर एम आधारित सिस्टम के लिए प्रोग्रामर छद्म (सुडो) निर्देशो का उपयोग करते हैं।

कारण R : एक छद्म निर्देश (सुडो इंस्ट्रक्शन), एक असेंबली-भाषा निर्देश है जो कुछ वांचित संक्रियाएँ निष्पादित करता है किन्तु किसी वास्तविक मशीन निर्देश से प्रत्यक्षतः संगत नही हाेता है।

उपरोक्त कथन के आलोक में, नीचे दिए गए विकल्पों में से सबसे उपयुक्त उत्तर का चयन कीजिएः

(1) A और R दोनों सही हैं और R, A का सही व्याख्या है

(2) A और R दोनों सही है, लेकिन R, A का सही व्याख्या नहीं है

(3) A सही हैं लेकिन R सही नहीं है

(4) A सही नहीं हैं लेकिन R सही है

1[Option ID=6497]
2[Option ID=6498]
3[Option ID=6499]
4[Option ID=6500]

Sl. No.80
QBID:15248555

Given below are two statements : One is labelled as Assertion A and the other is labelled as Reason R.
Assertion A : A process is a dynamic concept and captures the notion of program execution. It is the activity carried out by a processor when it is executing a certain program and, therefore, requires some state information, besides the program code itself, to be characterized correctly.
Reason R : A program is a static entity. It basically describes an algorithm, in a formal way, by means of a programming language.
In the light of the above statements, choose the most appropriate answer from the options given below:

(1) Both A and R are correct and R is the correct explanation of A.

(2) Both A and R are correct but R is NOT the correct explanation of A.

(3) A is correct but R is not correct.

(4) A is not correct but R is correct.

नीचे दो कथन दिये गए हैं: एक अभिकथन (Assertion A) के रूप में लिखित हैं तो दूसरा उसके कारण (Reason R) के रूप में;
अभिकथन A : प्रक्रिया एक गतिज संकल्पना है और यह प्रोग्राम क्रियान्वयन की धारणा का प्रगहण करती है। यह किसी निश्चित कार्य के निष्पादन करने वाले एक प्रोसेसर द्वारा गति विधि संचालित की जाती है, अंतः सही ढंग से विशेषीकृत होने हेतु प्रोग्राम कोड के अतिरिक्त, कुछ स्थितिक सूचना की आवश्यकता होती है।
कारण R : प्रोग्राम एक स्थितिक सत्ता (स्टेटिक इन्टीटी) है । यह मूलतः एल्गोरिधम का औपचारिक ढंग से प्रोग्रामिंग भाषा के साधनो द्वारा वर्णन करता है।
उपरोक्त कथन के आलोक में, नीचे दिए गए विकल्पों में से सबसे उपयुक्त उत्तर का चयन कीजिए:

(1) A और R दोनों सही हैं और R, A का सही व्याख्या है

(2) A और R दोनों सही है, लेकिन R, A का सही व्याख्या नहीं है

(3) A सही हैं लेकिन R सही नहीं है

(4) A सही नहीं हैं लेकिन R सही है

1[Option ID=6501]
2[Option ID=6502]
3[Option ID=6503]
4[Option ID=6504]

Sl. No.81
QBID:15248556

Given below are two statements :
Statement - I : 8085 microcontrollers have an extra 128 bytes of RAM.
Statements - II : 8052 microcontrollers have two extra timers.
In the light of the above statements, choose the most appropriate answer from the options given below :

(1) Both Statement - I and Statement - II are correct.

(2) Both Statement - I and Statement - II are incorrect.

(3) Statement - I is correct but Statement - II is incorrect.

(4) Statement - I is incorrect but Statement - II is correct.

नीचे दो कथन दिये गए हैं:
कथन I : 8085 सूक्ष्म नियंत्रको (माइक्रोकंट्रोलर्स) में 128 बाइट की अतिरिक्त रैम होती है।
कथन II : 8052 सूक्ष्मनियंत्रकों (माइक्रोकंट्रोलर्स) में दो अतिरिक्त काल समंजक होते हैं।
उपरोक्त कथन के आलोक में, नीचे दिए गए विकल्पों में से सबसे उपयुक्त उत्तर का चयन कीजिए:

(1) कथन I और II दोनों सही हैं

(2) कथन I और II दोनों गलत हैं

(3) कथन I सही है, लेकिन कथन II गलत हैं

(4) कथन I गलत है, लेकिन कथन II सही हैं

1[Option ID=6505]
2[Option ID=6506]
3[Option ID=6507]
4[Option ID=6508]

Sl. No.82
QBID:15248557

Given below are two statements :
Statement - I : RS232 cable is also known as DB25 connector.
Statements - II : Pin 20 of DB25 connector is used for $\overline{\text{DSR}}$.
In the light of the above statements, choose the most appropriate answer from the options given below :

(1) Both Statement - I and Statement - II are correct.

(2) Both Statement - I and Statement - II are incorrect.

(3) Statement - I is correct but Statement - II is incorrect.

(4) Statement - I is incorrect but Statement - II is correct.

नीचे दो कथन दिये गए हैं:
कथन I : RS232 केबल को DB25 कनेक्टर के रूप में भी जाना जाता है ।
कथन II : DB25 कनेक्टर की पिन 20 का प्रयोग $\overline{\text{DSR}}$ के लिए किया जाता है।
उपरोक्त कथन के आलोक में, नीचे दिए गए विकल्पों में से सबसे उपयुक्त उत्तर का चयन कीजिए:

(1) कथन I और II दोनों सही हैं

(2) कथन I और II दोनों गलत हैं

(3) कथन I सही है, लेकिन कथन II गलत हैं

(4) कथन I गलत है, लेकिन कथन II सही हैं

1[Option ID=6509]
2[Option ID=6510]

3[Option ID=6511]
4[Option ID=6512]

Sl. No.83
QBID:15248558

Given below are two statements :
Statement - I : Verilog is hardware descriptor language.
Statements - II : A module in Verilog is a collection of sequential circuits.
In the light of the above statements, choose the most appropriate answer from the options given below :

(1) Both Statement - I and Statement - II are correct.
(2) Both Statement - I and Statement - II are incorrect.
(3) Statement - I is correct but Statement - II is incorrect.
(4) Statement - I is incorrect but Statement - II is correct.

नीचे दो कथन दिये गए हैं:
कथन I : वेरीलॉग हार्डवेयर विवर्णक भाषा है।
कथन II : वेरीलॉग में एक मॉड्यूल अनुक्रमिक परिपथ का संग्रह है।
उपरोक्त कथन के आलोक में, नीचे दिए गए विकल्पों में से सबसे उपयुक्त उत्तर का चयन कीजिए:

(1) कथन I और II दोनों सही हैं
(2) कथन I और II दोनों गलत हैं
(3) कथन I सही है, लेकिन कथन II गलत हैं
(4) कथन I गलत है, लेकिन कथन II सही हैं

1[Option ID=6513]
2[Option ID=6514]
3[Option ID=6515]
4[Option ID=6516]

Sl. No.84
QBID:15248559

Given below are two statements :
Statement - I : In PLA only OR portions of the device are programmable.
Statements - II : In PAL only AND portion of the device is programmable.
In the light of the above statements, choose the most appropriate answer from the options given below :

(1) Both Statement - I and Statement - II are correct.
(2) Both Statement - I and Statement - II are incorrect.
(3) Statement - I is correct but Statement - II is incorrect.
(4) Statement - I is incorrect but Statement - II is correct.

नीचे दो कथन दिये गए हैं:
कथन I : पी एल ए (PLA) में युक्ति के केवल OR भाग ही प्रोग्राम योग्य होते हैं।
कथन II : पी ए एल (PAL) में युक्ति केवल AND भाग प्रोग्राम योग्य होता है।
उपरोक्त कथन के आलोक में, नीचे दिए गए विकल्पों में से सबसे उपयुक्त उत्तर का चयन कीजिए:

(1) कथन I और II दोनों सही हैं
(2) कथन I और II दोनों गलत हैं
(3) कथन I सही है, लेकिन कथन II गलत हैं

(4) कथन I गलत है, लेकिन कथन II सही हैं

1[Option ID=6517]
2[Option ID=6518]
3[Option ID=6519]
4[Option ID=6520]

Sl. No.85
QBID:15248560

Given below are two statements :
Statement - I : In a soft real time embedded system, one or more failures to meet the deadline are not considered as system failures.
Statements - II : The size of data file is large in soft real time system.
In the light of the above statements, choose the most appropriate answer from the options given below :

(1) Both Statement - I and Statement - II are correct.
(2) Both Statement - I and Statement - II are incorrect.
(3) Statement - I is correct but Statement - II is incorrect.
(4) Statement - I is incorrect but Statement - II is correct.

नीचे दो कथन दिये गए हैं:
कथन I : सॉफ्ट रीयल टाइम अंतःस्थापित तंत्र में, अंतिम समय-सीमा तक पहुँचने के लिए एक या उससे अधिक विफलता को तंत्र की विफलता नहीं माना जाता है ।
कथन II : सॉफ्ट रीयल टाइम सिस्टम में डाटा फाइल का आकार बड़ा होता है।
उपरोक्त कथन के आलोक में, नीचे दिए गए विकल्पों में से सबसे उपयुक्त उत्तर का चयन कीजिए:

(1) कथन I और II दोनों सही हैं
(2) कथन I और II दोनों गलत हैं
(3) कथन I सही है, लेकिन कथन II गलत हैं
(4) कथन I गलत है, लेकिन कथन II सही हैं

1[Option ID=6525]
2[Option ID=6526]
3[Option ID=6527]
4[Option ID=6528]

Sl. No.86
QBID:15248561

Given below are two statements :
Statement - I : Platform based design of an embedded system considers batch hardware and software requirements.
Statements - II : Platform based design of embedded systems is done in three phases namely design the platform, develop the platform and use the platform.
In the light of the above statements, choose the most appropriate answer from the options given below :

(1) Both Statement - I and Statement - II are correct.
(2) Both Statement - I and Statement - II are incorrect.
(3) Statement - I is correct but Statement - II is incorrect.
(4) Statement - I is incorrect but Statement - II is correct.

नीचे दो कथन दिये गए हैं:
कथन I : अंतःस्थापित तंत्र का प्लेटफार्म आधारित अभिकल्प बैच हार्डवेयर और सॉफ्टवेयर आवश्यकताओं पर विचार करता है।
कथन II : अंतःस्थापित तंत्र का प्लेटफार्म आधारित अभिकल्प तीन अवस्थाओं में संपन्न किया जाता है, ये अवस्थाएं प्लेटफार्म की डिजाइन करना, प्लेटफार्म को विकसित करना और प्लेटफार्म का प्रयोग करना, के रूप में होती है।
उपरोक्त कथन के आलोक में, नीचे दिए गए विकल्पों में से सबसे उपयुक्त उत्तर का चयन कीजिए:

(1) कथन I और II दोनों सही हैं

(2) कथन I और II दोनों गलत हैं

(3) कथन I सही है, लेकिन कथन II गलत हैं

(4) कथन I गलत है, लेकिन कथन II सही हैं

1[Option ID=6529]
2[Option ID=6530]
3[Option ID=6531]
4[Option ID=6532]

Sl. No.87
QBID:15248562

Given below are two statements :
Statement - I : An ARM processor executes an instruction in one CPU cycle.
Statements - II : An ARM processor has a less number of registers to reduce complexity.
In the light of the above statements, choose the most appropriate answer from the options given below :

(1) Both Statement - I and Statement - II are correct.
(2) Both Statement - I and Statement - II are incorrect.
(3) Statement - I is correct but Statement - II is incorrect.
(4) Statement - I is incorrect but Statement - II is correct.

नीचे दो कथन दिये गए हैं:
कथन I : एक ए आर एम प्रोसेसर, एक सीपीयू चक्र में निर्देश निष्पादित करता है।
कथन II : ए आर एम प्रोसेसर में जटिलता के न्यूनीकरण के लिए पंजियों (रजिस्टर) की कम संख्या होती है।
उपरोक्त कथन के आलोक में, नीचे दिए गए विकल्पों में से सबसे उपयुक्त उत्तर का चयन कीजिए:

(1) कथन I और II दोनों सही हैं

(2) कथन I और II दोनों गलत हैं

(3) कथन I सही है, लेकिन कथन II गलत हैं

(4) कथन I गलत है, लेकिन कथन II सही हैं

1[Option ID=6533]
2[Option ID=6534]
3[Option ID=6535]
4[Option ID=6536]

Sl. No.88
QBID:15248563

Given below are two statements :
Statement - I : Serial Communication systems are simplex or half duplex not full duplex.
Statements - II : Serial Communication systems are simplex, half duplex or full duplex.
In the light of the above statements, choose the most appropriate answer from the options given below :

(1) Both Statement - I and Statement - II are correct.
(2) Both Statement - I and Statement - II are incorrect.
(3) Statement - I is correct but Statement - II is incorrect.
(4) Statement - I is incorrect but Statement - II is correct.

नीचे दो कथन दिये गए हैं:
कथन I : श्रृंखला संचार तंत्र एक पथी (सिम्पलेक्स) या अर्ध द्विपथी (हाफ ड्यूप्लेक्स) होते हैं न कि पूर्ण द्विपथी (फुल ड्यूप्लेक्स)।
कथन II : श्रृंखला संचार तंत्र एक पथी (सिम्पलेक्स), अर्ध द्विपथी (हाफ ड्यूप्लेक्स) या पूर्ण द्विपथी (फुल ड्यूप्लेक्स) हैं।
उपरोक्त कथन के आलोक में, नीचे दिए गए विकल्पों में से सबसे उपयुक्त उत्तर का चयन कीजिए:

(1) कथन I और II दोनों सही हैं
(2) कथन I और II दोनों गलत हैं
(3) कथन I सही है, लेकिन कथन II गलत हैं
(4) कथन I गलत है, लेकिन कथन II सही हैं

1[Option ID=6537]
2[Option ID=6538]
3[Option ID=6539]
4[Option ID=6540]

Sl. No.89
QBID:15248564

Given below are two statements :
Statement - I : The Transmit Interrupt (TI) is generated when the transmission of the byte written to SBUF register is completed.
Statements - II : The Transmit Interrupt (TI) is generated when the transmission of the byte written to SBUF register is initiated.
In the light of the above statements, choose the most appropriate answer from the options given below :

(1) Both Statement - I and Statement - II are correct.
(2) Both Statement - I and Statement - II are incorrect.
(3) Statement - I is correct but Statement - II is incorrect.
(4) Statement - I is incorrect but Statement - II is correct.

नीचे दो कथन दिये गए हैं:
कथन I : जब एस बी यू एफ (SBUF) पंज (रजिस्टर) के लिए लिखित बाइट का संचारण पूर्ण हो जाता है, तो संचरण अवरोध (TI) उत्पन्न होता है।
कथन II : जब एस बी यू एफ (SBUF) पंजी (रजिस्टर) के लिए लिखित बाइट का संचरण आरंभ होता है, तो संचरण अवरोध (TI) उत्पन्न होता है।
उपरोक्त कथन के आलोक में, नीचे दिए गए विकल्पों में से सबसे उपयुक्त उत्तर का चयन कीजिए:

(1) कथन I और II दोनों सही हैं

(2) कथन I और II दोनों गलत हैं

(3) कथन I सही है, लेकिन कथन II गलत हैं

(4) कथन I गलत है, लेकिन कथन II सही हैं

1[Option ID=6541]
2[Option ID=6542]
3[Option ID=6543]
4[Option ID=6544]

Sl. No.90
QBID:15248565

Given below are two statements :
Statement - I : Real-Time Linux cannot be used for control in critical applications.
Statements - II : The rapid evolution of processor technology allows the integration of a monolithic kernels like Linux in small and cheap processors.
In the light of the above statements, choose the most appropriate answer from the options given below :

(1) Both Statement - I and Statement - II are correct.

(2) Both Statement - I and Statement - II are incorrect.

(3) Statement - I is correct but Statement - II is incorrect.

(4) Statement - I is incorrect but Statement - II is correct.

नीचे दो कथन दिये गए हैं:
कथन I : रीयल-टाइम लाइनक्स का प्रयोग क्रांतिक (क्रिटिकल) अनुप्रयोगों के नियंत्रण के लिए नहीं किया जा सकता है।
कथन II : प्रोसेसर के तीव्र विकास के लिए प्रौद्योगिकी, लाइनक्स जैसे छोटे एवं सस्ते प्रोसेसरों वाले एकाश्म (मोनोलिथिक) कर्नल के संघटन को स्वीकार्यता प्रदान करती है।
उपरोक्त कथन के आलोक में, नीचे दिए गए विकल्पों में से सबसे उपयुक्त उत्तर का चयन कीजिएः

(1) कथन I और II दोनों सही हैं

(2) कथन I और II दोनों गलत हैं

(3) कथन I सही है, लेकिन कथन II गलत हैं

(4) कथन I गलत है, लेकिन कथन II सही हैं

1[Option ID=6545]
2[Option ID=6546]
3[Option ID=6547]
4[Option ID=6548]

Sl. No.91
QBID:15248566

Given below are two statements :
Statement - I : A *scheduling algorithm*, consisting of a set of rules for ordering the use of system resources, in particular the processors.
Statements - II : An analytical means of analyzing the system and predicting its *worst-case* behaviour with respect to timings when that scheduling algorithm is applied.
In the light of the above statements, choose the most appropriate answer from the options given below :

(1) Both Statement - I and Statement - II are correct.

(2) Both Statement - I and Statement - II are incorrect.

(3) Statement - I is correct but Statement - II is incorrect.

(4) Statement - I is incorrect but Statement - II is correct.

नीचे दो कथन दिये गए हैं:
कथन I : एक 'सिड्यूलिंग एल्गोरिथ्म', विशिष्ट प्रोसेसरो में सिस्टम संसाधनों के प्रयोग का सुव्यवस्थित करने के लिए नियमों के समुच्चय को सम्मिलित करता है।
कथन II : एक विश्लेषणात्मक साधन सिस्टम का विश्लेषण करता है और इसके खराब केस-बिहैवियर का पूर्वानुमान, जब सिड्यूलिंग एल्गोरिथ्म का अनुप्रयोग किया जाता है, उस समयावधि के संदर्भ में करता है।
उपरोक्त कथन के आलोक में, नीचे दिए गए विकल्पों में से सबसे उपयुक्त उत्तर का चयन कीजिए:

(1) कथन I और II दोनों सही हैं

(2) कथन I और II दोनों गलत हैं

(3) कथन I सही है, लेकिन कथन II गलत हैं

(4) कथन I गलत है, लेकिन कथन II सही हैं

1[Option ID=6549]
2[Option ID=6550]
3[Option ID=6551]
4[Option ID=6552]

Sl. No.92
QBID:15248567

Given below are two statements :
Statement - I : In multithreading the program code is the same for all threads and it is slower.
Statements - II : In multithreading, each thread has its own processor state and therefore it is slower.
In the light of the above statements, choose the most appropriate answer from the options given below :

(1) Both Statement - I and Statement - II are correct.

(2) Both Statement - I and Statement - II are incorrect.

(3) Statement - I is correct but Statement - II is incorrect.

(4) Statement - I is incorrect but Statement - II is correct.

नीचे दो कथन दिये गए हैं:
कथन I : बहुसूत्रण (मल्टीथ्रेडिंग) में सभी सूत्रों (थ्रेड) के लिए प्रोग्राम कोड समान होता है और यह मंद होता है।
कथन II : बहुसूत्रण (मल्टीथ्रेडिंग) में, प्रत्येक सूत्र (थ्रेड) की अपनी स्वयं की प्रोसेसर स्थिति होती है और जिसके कारण यह मंद होता है।
उपरोक्त कथन के आलोक में, नीचे दिए गए विकल्पों में से सबसे उपयुक्त उत्तर का चयन कीजिए:

(1) कथन I और II दोनों सही हैं

(2) कथन I और II दोनों गलत हैं

(3) कथन I सही है, लेकिन कथन II गलत हैं

(4) कथन I गलत है, लेकिन कथन II सही हैं

1[Option ID=6553]
2[Option ID=6554]
3[Option ID=6555]
4[Option ID=6556]

Sl. No.93
QBID:15248568

Given below are two statements :
Statement - I : Simpler microcontrollers and older microprocessors often were integrated into a system using an ICE (In-Circuit Emulator).
Statements - II : An ICE includes an interface that is interposed between a processor and the system board, but can not monitor and control all input and output signals to and from the device.
In the light of the above statements, choose the most appropriate answer from the options given below :

(1) Both Statement - I and Statement - II are correct.

(2) Both Statement - I and Statement - II are incorrect.

(3) Statement - I is correct but Statement - II is incorrect.

(4) Statement - I is incorrect but Statement - II is correct.

नीचे दो कथन दिये गए हैं:
कथन I : सरल माइक्रोकंट्रोलर एवं पुराने माइक्रोप्रोसेसर प्रायः आई सी ई (इन-सर्किट इम्यूलेटर) का प्रयोग करते हुए सिस्टम में समाकलित होते थे।
कथन II : एक आई सी ई में एक इंटरफेस शामिल होता है जो प्रोसेसर और सिस्टम बोर्ड के मध्य सन्निविष्ट होता है, किन्तु युक्ति के लिए और युक्ति से आगत-निर्गत सभी संकेतो की देखरेख एवं नियंत्रण नही कर सकता है।
उपरोक्त कथन के आलोक में, नीचे दिए गए विकल्पों में से सबसे उपयुक्त उत्तर का चयन कीजिए:

(1) कथन I और II दोनों सही हैं

(2) कथन I और II दोनों गलत हैं

(3) कथन I सही है, लेकिन कथन II गलत हैं

(4) कथन I गलत है, लेकिन कथन II सही हैं

1[Option ID=6557]
2[Option ID=6558]
3[Option ID=6559]
4[Option ID=6560]

Sl. No.94

QBID:15248569

Match List - I with List - II

List - I		List - II	
A	8051	I	0K ROM
B	8052	II	4K EPROM
C	8031	III	4K ROM
D	8751	IV	8K ROM

Choose the correct answer from the options given below :

(1) A-II, B-I, C-IV, D-III

(2) A-III, B-IV, C-I, D-II

(3) A-I, B-IV, C-III, D-II

(4) A-IV, B-I, C-II, D-III

सूची - I के साथ सूची - II का मिलनान किजिएः

सूची - I		सूची - II	
A	8051	I	0K रोम
B	8052	II	4K ईप्रोम
C	8031	III	4K रोम
D	8751	IV	8K रोम

नीचे दिए गए विकल्पों में से सही उत्तर का चयन कीजिएः

(1) A-II, B-I, C-IV, D-III

(2) A-III, B-IV, C-I, D-II

(3) A-I, B-IV, C-III, D-II

(4) A-IV, B-I, C-II, D-III

1[Option ID=6561]
2[Option ID=6562]
3[Option ID=6563]
4[Option ID=6564]

Sl. No.95
QBID:15248570

Match List - I with List - II

List - I		List - II	
A	DSC89C420/30	I	32K
B	DSC89C440	II	16K
C	DSC89C450	III	8K
D	DS5000	IV	64K

Choose the correct answer from the options given below :

(1) A-I, B-IV, C-II, D-III

(2) A-II, B-III, C-IV, D-I

(3) A-I, B-IV, C-III, D-II

(4) A-II, B-I, C-IV, D-III

सूची - I के साथ सूची - II का मिलनान किजिए:

सूची - I		सूची - II	
A	DSC89C420/30	I	32K
B	DSC89C440	II	16K
C	DSC89C450	III	8K
D	DS5000	IV	64K

नीचे दिए गए विकल्पों में से सही उत्तर का चयन कीजिए:

(1) A-I, B-IV, C-II, D-III

(2) A-II, B-III, C-IV, D-I

(3) A-I, B-IV, C-III, D-II

(4) A-II, B-I, C-IV, D-III

1[Option ID=6569]
2[Option ID=6570]
3[Option ID=6571]
4[Option ID=6572]

Sl. No.96
QBID:15248571

Match List - I with List - II

List - I		List - II	
A	Flash	I	Coherency
B	ROM	II	Repeatedly Refresh
C	DRAM	III	Read Only
D	Cache	IV	In Situ re-programmed

Choose the correct answer from the options given below :

(1) A-I, B-IV, C-III, D-II

(2) A-IV, B-III, C-II, D-I

(3) A-III, B-II, C-I, D-IV

(4) A-II, B-I, C-IV, D-III

Prepp Your Personal Exam Guide

सूची - I के साथ सूची - II का मिलनान किजिएः

सूची - I		सूची - II	
A	फ्लैश	I	संसंजकता
B	रोम	II	बारंबार रिफ्रेश
C	ड्रैम	III	केवल पठनीय
D	कैश	IV	अपने मूल स्थान में पुनर्क्रमादेशित

नीचे दिए गए विकल्पों में से सही उत्तर का चयन कीजिएः

(1) A-I, B-IV, C-III, D-II

(2) A-IV, B-III, C-II, D-I

(3) A-III, B-II, C-I, D-IV

(4) A-II, B-I, C-IV, D-III

1[Option ID=6573]
2[Option ID=6574]
3[Option ID=6575]
4[Option ID=6576]

Sl. No.97
QBID:15248572

Match List - I with List - II

List - I		List - II	
A	CAN BUS	I	Synchronous Serial Communication
B	12C	II	Asynchronous Serial Communication
C	RS232	III	Serial Communication
D	USB	IV	Short-Distance Communication

Choose the correct answer from the options given below :

(1) A-III, B-IV, C-II, D-I

(2) A-I, B-II, C-III, D-IV

(3) A-IV, B-I, C-III, D-II

(4) A-IV, B-I, C-II, D-III

सूची - I के साथ सूची - II का मिलनान किजिएः

सूची - I		सूची - II	
A	CAN BUS	I	तुल्यकालिक श्रृंखला संचार
B	I2C	II	अतुल्यकालिक श्रृंखला संचार
C	RS232	III	श्रृंखला संचार
D	USB	IV	लघु-अंतराल संचार

नीचे दिए गए विकल्पों में से सही उत्तर का चयन कीजिएः

(1) A-III, B-IV, C-II, D-I

(2) A-I, B-II, C-III, D-IV

(3) A-IV, B-I, C-III, D-II

(4) A-IV, B-I, C-II, D-III

1[Option ID=6577]
2[Option ID=6578]
3[Option ID=6579]
4[Option ID=6580]

Sl. No.98
QBID:15248573

Match List - I with List - II

List - I		List - II	
A	SPARC	I	CISC
B	Zilog Z80	II	Harvard architecture
C	ENIAC	III	RISC
D	PIC	IV	Princeton Architecture

Choose the correct answer from the options given below :

(1) A-I, B-IV, C-II, D-III

(2) A-III, B-I, C-II, D-IV

(3) A-III, B-I, C-IV, D-II

(4) A-I, B-IV, C-III, D-II

सूची - I के साथ सूची - II का मिलनान किजिए:

सूची - I		सूची - II	
A	स्पार्क (SPARC)	I	सी आई एस सी
B	जिलॉग जेड80 (Zilog Z80)	II	हार्वर्ड स्थापत्य
C	ईनियॉक (ENIAC)	III	आर आई एस सी
D	पिक (PIC)	IV	प्रिंसटन स्थापत्य

नीचे दिए गए विकल्पों में से सही उत्तर का चयन कीजिए:

(1) A-I, B-IV, C-II, D-III

(2) A-III, B-I, C-II, D-IV

(3) A-III, B-I, C-IV, D-II

(4) A-I, B-IV, C-III, D-II

1[Option ID=6581]
2[Option ID=6582]
3[Option ID=6583]
4[Option ID=6584]

Sl. No.99
QBID:15248574

Match List - I with List - II

List - I		List - II	
A	PAL	I	Fixed AND array and programmable OR array
B	PLA	II	Uses EEPROM
C	PROM	III	Programmable AND array and fixed OR array
D	GAL	IV	Programmable AND and OR array

Choose the correct answer from the options given below :

(1) A-III, B-IV, C-I, D-II

(2) A-IV, B-I, C-III, D-II

(3) A-I, B-II, C-III, D-IV

(4) A-IV, B-II, C-III, D-I

सूची - I के साथ सूची - II का मिलनान किजिए:

सूची		सूची - II	
A	PAL (पी ए एल)	I	नियत AND सरणी और प्रोग्राम योग्य OR सरणी
B	PLA (पी एल ए)	II	ईईप्रोम (EEPROM) प्रोग्राम करता है
C	PROM (प्रोम)	III	प्रोग्राम योग्य AND सरणी और नियत OR सरणी
D	GAL (जी ए एल)	IV	प्रोग्राम योग्य AND और OR सरणी

नीचे दिए गए विकल्पों में से सही उत्तर का चयन कीजिए:

(1) A-III, B-IV, C-I, D-II

(2) A-IV, B-I, C-III, D-II

(3) A-I, B-II, C-III, D-IV

(4) A-IV, B-II, C-III, D-I

1[Option ID=6585]
2[Option ID=6586]
3[Option ID=6587]
4[Option ID=6588]

Sl. No.100
QBID:15248575

Match List - I with List - II

List - I		List - II	
A	CMP	I	Bit wise test
B	CMN	II	Compare
C	TST	III	Bit wise negated test
D	TEQ	IV	Negated Compare

Choose the correct answer from the options given below :

(1) A-I, B-IV, C-II, D-III

(2) A-II, B-IV, C-I, D-III

(3) A-II, B-I, C-IV, D-III

(4) A-I, B-II, C-III, D-IV

सूची - I के साथ सूची - II का मिलनान किजिएः

सूची - I		सूची - II	
A	CMP	I	बिट वाइज टेस्ट
B	CMN	II	कम्पेयर
C	TST	III	बिट वाइज निगेटेड टेस्ट
D	TEQ	IV	निगेटेड कम्पेयर

नीचे दिए गए विकल्पों में से सही उत्तर का चयन कीजिएः

(1) A-I, B-IV, C-II, D-III

(2) A-II, B-IV, C-I, D-III

(3) A-II, B-I, C-IV, D-III

(4) A-I, B-II, C-III, D-IV

1[Option ID=6589]
2[Option ID=6590]
3[Option ID=6591]
4[Option ID=6592]

Prepp Your Personal Exam Guide